« »

" "

......

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ Микропроцессорные средства обработки первичной информации

: 28.04.01

: 1 2, : 2 3

		,	
		2	3
1	()	4	2
2		144	72
3	, .	50	43
4	, .	0	0
5	, .	36	36
6	, .	0	0
7	, .	8	8
8	, .	2	2
9	, .	12	5
10	, .	94	29
11	(, ,		
12			

(): 28.04.01

990 09.09.2015 ., : 05.10.2015 .

: 1, ,

(): 28.04.01

, 5 20.06.2017

..., 6 21.06.2017

..., ...

Компетенция ФГОС: ПК.3 готовность разрабатывать физические и матем компьютерное моделирование исследуемых физических процессов в облас микросистемной техники; в части следующих результатов обучения:	
19.	
20.	
21.	
22.	
23.	
7.	
9.	
2.	2.1
	2.1
, , ,)	
.3. 20	
1.О современных принципах построения электронных и микропроцессорных устройств обработки первичной информации.	;
2.О новейших средствах программирования микропроцессорных систем.	;
3.О современных методах описания дискретных систем.	;
.3. 22	
4.Понятийный аппарат (терминологию) дисциплины.	;
5. Структуру электронных и микропроцессорных устройств обработки первичной информации.	;
.3. 19	
6.Основные типы электронных устройств обработки первичной информации.	;
.3. 21	
7. Основные параметры электронных компонентов используемых в устройствах первичной обработки информации.	;
.3. 23	
8.Основные виды преобразования аналоговых сигналов в цифровые.	;
9. Основные методы обработки цифровых сигналов.	
.3. 9	
10.Использовать современную элементную базу при решении конкретных задач по обработке первичной информации.	;
.3. 7	

11. Применять типовые структурные схемы для новых проектных решений.	;
.3. 9	
12 . Использовать известные алгоритмы ЦОС для решения конкретных задач по обработке первичной информации.	;
13. Использования электронных и микропроцессорных устройств для решения конкретных задач по обработке первичной информации.	;

3.

2

							3.1
			, .				
	: 2						
1		:	•			Γ	
1.		· ·	0	2	1, 2, 3		
		:			•		
2.	· · · · · · · · · · · · · · · · · · ·		5	20	4, 5, 6		
		:	l	<u> </u>	•		

	1			
3.	3	14	11, 12, 13	·
: 3				
:			•	
4.	2	8	7, 8	
:	-		•	
5.	1	4	11, 3, 8	·
6. : , ,	2	8	10, 11, 8, 9	·
			· ·	
7 · · · · · · · · · · · · · · · · · ·	2	8	10, 13, 7	
•				
				3.2

	, .	
: 2		

	:			•		
1.	,	0	30	10, 12, 13, 2, 4, 7, 8		
	:			•		
2	-	0	28	10, 12, 13, 2, 4, 6		
	:3					
	:	-				
3.	; ,	0	29	10, 11, 12, 13, 2, 4		
	4.					
	: 2			1		,
1				4, 5	12	0
http:/	: ; ; //www.ciu.nstu.ru/fulltext/textb	 ooks/2010/ba	arani.pdf	NI ELVIS : , 2010 69, [1]		· · · · ,
2				2, 3, 4	0	12
http:/	: , ; //www.ciu.nstu.ru/fulltext/textb	 ooks/2010/ba	 arani.pdf		: 69, [1]	/
3				2, 3	24	0
http:/	NI ELVI , 2010 //www.ciu.nstu.ru/fulltext/textb	69, [1]	arani.pdf	/ , . :	. ;	2:
4				10, 12, 13, 2, 4, 6, 7, 8	58	0
[1] .	, 3.2 : NI ELVIS : , 2010 69,					
	:3					
1				2, 3	0	0

		: .			NI ELV	
	/ , , : http://www.ciu.nstu	; . m/fulltext/textboo	 .ks/2010/ba	 arani ndf	, 2010.	- 69, [1]
2	. http://www.cia.nste	u, rantext, textoo	5, 6	0		0
	:			NI ELVIS :		/
httm	; ; ; ; ; ;		4¢	, 2010 69	, [1]	:
3	//www.ciu.nstu.ru/fulltext/textbo	ooks/2010/baram.p	1, 4	0		5
		•	1, ,			3:
		NI ELVIS:	1.1	/	,	;
http:/	 //www.ciu.nstu.ru/fulltext/textbo	, 2010 69, [ooks/2010/barani.p		:		
4		<u>r</u>	10, 11	1, 12, 13,		0
<u> </u>		2.2	2, 4	2.	, 	
	, , , , , , , , , , , , , , , , , , , ,	3.2:				NI ELVIS : , 2010 69,
[1]	: http://www	.ciu.nstu.ru/fulltext	/textbooks	/2010/barani.	pdf	
		5.				
		_			, (. 5.1).
					`	5.1
			-			
		e-mail;		;		
		e-mail				
		e-mail				
		e-mail				
	6.					
	0.					
()			- 1:	5-	ECTS.
(),	. 6	.1.	1.	<i>J</i> -	EC15.
						6.1
	: 2					
	ктические занятия:			40		80
Заче				10		20
	, 2010 69, [1]	" : http://w	ww.ciu.nstu.ru/f	NI ELVIS : ulltext/textbooks/201	/ 0/barani.pdf"	, ;
	:3				1	
_	ктические занятия:			40		80
Заче		"		10	<u> </u>	20
	() ,201069,[1]		ww.ciu.nstu.ru/f	NI ELVIS : ulltext/textbooks/201	/ 0/barani.pdf"	, ;

		0.2
.3	19.	+
	20.	+
	21.	+
	22.	+
	23.	+
	7.	+
	9.	+

1

7.

- **1.** Волович Γ . И. Схемотехника аналоговых и аналого-цифровых электронных устройств / Γ . И. Волович. М., 2007. 527, [1] с. : ил.. На обл. авт. не указан.
- **2.** Опадчий Ю. Ф. Аналоговая и цифровая электроника. Полный курс: учебник для вузов по специальности "Проектирование и технология радиоэлектронных средств" / Ю. Ф. Опадчий, О. П. Глудкин, А. И. Гуров; под ред. О. П. Глудкина. М., 2005. 768 с.: ил.
- **3.** Опадчий Ю. Ф. Аналоговая и цифровая электроника . Полный курс : [учебник для вузов по специальности "Проектирование и технология радиоэлектронных средств"] / Ю. Ф. Опадчий, О. П. Глудкин, А. И. Гуров ; под ред. О. П. Глудкина. М., 2007. 768 с. : ил.
- **4.** Лаврентьев Б. Ф. Схемотехника электронных средств: учебное пособие для вузов по направлению "Проектирование и технология электронных средств" / Б. Ф. Лаврентьев. М., 2010. 333, [1] с.: ил., табл.
- **5.** Павлов В. Н. Схемотехника аналоговых электронных устройств : [учебное пособие для вузов по направлению "Радиотехника"] / В. Н. Павлов. М., 2008. 287, [1] с. : ил.
- **1.** Степаненко И. П. Основы микроэлектроники : [учебное пособие для вузов] / И. П. Степаненко. М., 2004. 488 с. : ил.
- **2.** Крекрафт Д. Аналоговая электроника. Схемы, системы, обработка сигнала : [учебное пособие] / Д. Крекрафт, С. Джерджли ; пер. с англ. А. А. Кузьмичевой ; под ред. А. А. Лапина. М., 2005. 359 с. : ил.
- **3.** Корис Р. Справочник инженера-схемотехника : [пер с нем.] / Р. Корис, Х. Шмидт-Вальтер. М., 2006. 607 с. : ил.
- **4.** Наундорф У. Аналоговая электроника. Основы, расчет, моделирование / Уве Наундорф ; пер. с нем. М. М. Ташлицкого. М., 2008. 471, [1] с. : ил. + 1 CD-ROM.
- **5.** Ратхор Т. С. Цифровые измерения. Методы и схемотехника : [учебник-монография] / Т. С. Ратхор ; пер. с англ. Ю. А. Заболотной. М., 2004. 371 с.

6. Хоровиц П. Искусство схемотехники : Пер. с англ. / П. Хоровиц, У. Хилл М., 2003 76 с. : ил. 7. Сергиенко А. Б. Цифровая обработка сигналов : учебное пособие для вузов / А. Б. Сергиенко СПб., 2007 750 с. : ил.	'04
- 1. ЭБС НГТУ: http://elibrary.nstu.ru/	
2. ЭБС «Издательство Лань» : https://e.lanbook.com/	
3. 3EC IPRbooks: http://www.iprbookshop.ru/	
4. 9EC "Znanium.com" : http://znanium.com/	
5 . :	
8.	
8.1	
1. Баран Е. Д. Лабораторная станция NI ELVIS : учебное пособие / Е. Д. Баран, Ю. В. Морозов ; Новосиб. гос. техн. ун-т Новосибирск, 2010 69, [1] с Режим доступа: http://www.ciu.nstu.ru/fulltext/textbooks/2010/barani.pdf	
8.2	
1 Операционная система Windows	
9	
Internet)	

Федеральное государственное бюджетное образовательное учреждение высшего образования «Новосибирский государственный технический университет»

Кафедра полупроводниковых приборов и микроэлектроники

	"УТВЕРЖДАЮ"
	ДЕКАН РЭФ
дт.н., професс	ор В.А. Хрусталев
., ,,	Γ.

ФОНД ОЦЕНОЧНЫХ СРЕДСТВ

УЧЕБНОЙ ДИСЦИПЛИНЫ

Микропроцессорные средства обработки первичной информации Образовательная программа: 28.04.01 Нанотехнологии и микросистемная техника, магистерская программа: Компоненты микро- и наносистемной техники

1. Обобщенная структура фонда оценочных средств учебной дисциплины Обобщенная структура фонда оценочных средств по дисциплине Микр средства обработки первичной информации приведена в Таблице. Микропроцессорные

Таблица

			Этапы оценки компетенций			
Формируемые компетенции	Показатели сформированности компетенций (знания, умения, навыки)	Темы	Мероприятия текущего Промежуточная контроля (курсовой проект, PГЗ(Р) и др.)			
ПК.3/НИ готовность разрабатывать физические и математические модели, проводить компьютерное моделирование исследуемых физических процессов в области нанотехнологии и микросистемной техники	319. знать структуру микропроцессорной системы	. Источники ошибок инструментального усилителя по постоянному току. Шумы инструментального усилителя. Инструмен-тальные усилители с однополярным питанием.		Зачет, вопросы 8		
ПК.3/НИ	320. знать основные разновидности архитектуры современных микропроцессоров	Интерфейсы цифро- аналоговых преобразователей. Классификация датчиков. Цепи нормирования сигнала. Интеллектуальные сенсоры. Схемы коррекции напряжения смещения. Усилители, стабилизированные прерыванием. Входной ток операционного усилителя и его вклад в ошибку смещения.		Зачет, вопросы 17		
ПК.3/НИ	з21. знать основные виды памяти микропроцессорных систем	Основные параметры аналого- цифровых преобразователей. Параллельные АЦП. Параллельно- последовательные АЦП; многоступенчатые АЦП, многотактные параллельно- последовательные АЦП, конвейерные АЦП. Последовательные АЦП: АЦП последовательного счета, АЦП последовательного приближения. Интегрирующие АЦП. Сигма- дельта АЦП. Схемы коррекции напряжения смещения. Усилители, стабилизированные прерыванием. Входной ток операционного усилителя и его вклад в ошибку смещения.		3 Зачет, вопросы 11- 17		

ПК.3/НИ	з22. знать систему	Основные характеристики	Зачет, вопросы 1-10
ПК.3/НИ	команд	операционных усилителей.	оалот, вопросы 1-10
	микропроцессора	Напряжение смещения.	
	микропроцессори	Измерение напряжения	
		смещения. Температурный и	
		временной дрейф напряжения	
		смещения в операционных	
		усилителях. Схемы коррекции	
		напряжения смещения.	
		Усилители,	
		стабилизированные	
		прерывани-ем. Входной ток	
		операционного усилителя и	
		его вклад в ошибку смещения.	
		Частотные свойства ОУ.	
		Нелинейность и конечная	
		величина разомкнутого	
		коэффициента передачи по	
		постоянному току и его	
		влияние на величину ошибки	
		нормируемого сигнала. Шумы	
		операционного усилителя.	
		Шумовое напряжение,	
		шумовой ток, тепловой шум	
		резисторов. Влияние	
		величины импеданса	
		источника сигнала на шумы	
		операционного усилителя.	
		Ослабление синфазного	
		сигнала и влияния изменения	
		напряжения источника	
		питания. Развязка	
		операционных усилителей на	
		низких и высоких частотах.	
ПК.3/НИ	з23. знать методы и	Параллельные ЦАП: ЦАП с	Зачет, вопросы 18-21
ПК.3/НИ	323. знать методы и технические	Параллельные ЦАП: ЦАП с суммированием весовых	Зачет, вопросы 18-21
ПК.3/НИ	технические решения	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием	Зачет, вопросы 18-21
ПК.3/НИ	технические решения организации обмена	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с	Зачет, вопросы 18-21
ПК.3/НИ	технические решения организации обмена информацией в	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов.	Зачет, вопросы 18-21
ПК.3/НИ	технические решения организации обмена информацией в микропроцессорных	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП	Зачет, вопросы 18-21
ПК.3/НИ	технические решения организации обмена информацией в	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной	Зачет, вопросы 18-21
ПК.3/НИ	технические решения организации обмена информацией в микропроцессорных	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией,	Зачет, вопросы 18-21
ПК.3/НИ	технические решения организации обмена информацией в микропроцессорных	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на	Зачет, вопросы 18-21
ПК.3/НИ	технические решения организации обмена информацией в микропроцессорных	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых	Зачет, вопросы 18-21
ПК.3/НИ	технические решения организации обмена информацией в микропроцессорных	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта	Зачет, вопросы 18-21
	технические решения организации обмена информацией в микропроцессорных системах	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП.	-
ПК.3/НИ	технические решения организации обмена информацией в микропроцессорных системах у7. уметь	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифро-	Зачет, вопросы 18-21
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифроаналоговых преобразователей.	-
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор структуры	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифроаналоговых преобразователей. Параллельные ЦАП: ЦАП с	-
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор структуры микропроцессорной	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифроаналоговых преобразователей. Параллельные ЦАП: ЦАП с суммированием весовых	-
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор структуры микропроцессорной системы в	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифроаналоговых преобразователей. Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием	-
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор структуры микропроцессорной системы в соответствии с	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифро-аналоговых преобразователей. Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с	-
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор структуры микропроцессорной системы в соответствии с поставленной	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифро-аналоговых преобразователей. Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов.	-
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор структуры микропроцессорной системы в соответствии с	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифроаналоговых преобразователей. Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП	-
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор структуры микропроцессорной системы в соответствии с поставленной	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифроаналоговых преобразователей. Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной	-
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор структуры микропроцессорной системы в соответствии с поставленной	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифро-аналоговых преобразователей. Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией,	-
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор структуры микропроцессорной системы в соответствии с поставленной	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифро-аналоговых преобразователей. Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на	-
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор структуры микропроцессорной системы в соответствии с поставленной	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифро-аналоговых преобразователей. Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых	-
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор структуры микропроцессорной системы в соответствии с поставленной	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифро-аналоговых преобразователей. Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта	-
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор структуры микропроцессорной системы в соответствии с поставленной	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифро-аналоговых преобразователей. Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Последовательные	-
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор структуры микропроцессорной системы в соответствии с поставленной	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифро-аналоговых преобразователей. Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Последовательные АЦП: АЦП последовательного	-
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор структуры микропроцессорной системы в соответствии с поставленной	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифроаналоговых преобразователей. Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Последовательные АЦП: АЦП последовательного счета, АЦП	-
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор структуры микропроцессорной системы в соответствии с поставленной	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифро-аналоговых преобразователей. Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Последовательные АЦП: АЦП последовательного счета, АЦП последовательного	-
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор структуры микропроцессорной системы в соответствии с поставленной	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифроаналоговых преобразователей. Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. АЦП последовательного счета, АЦП последовательного приближения.	-
	технические решения организации обмена информацией в микропроцессорных системах у7. уметь осуществлять выбор структуры микропроцессорной системы в соответствии с поставленной	Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием напряжений, ЦАП с суммированием напряжений, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Интерфейсы цифро-аналоговых преобразователей. Параллельные ЦАП: ЦАП с суммированием весовых токов, ЦАП с суммированием зарядов. Последовательные ЦАП: ЦАП с широтно-импульсной модуляцией, последовательные ЦАП на переключаемых конденсаторах, сигма-дельта ЦАП. Последовательные АЦП: АЦП последовательного счета, АЦП последовательного	-

ПК.3/НИ	у9. уметь	. Источники ошибок	Зачет, вопросы 6-17
	использовать	инструментального усилителя	
	микропроцессорные	по постоянному току. Шумы	
	системы при	инструментального усилителя.	
	решении	Инструмен-тальные усилители	
	конкретных задач	с однополярным питанием.	
	автоматизации	Основные параметры аналого-	
	эксперимента и	цифровых преобразователей.	
	управления	Параллельные АЦП.	
	производственными	Параллельно-	
	процессами	последовательные АЦП:	
		многоступенчатые АЦП,	
		многотактные параллельно-	
		последовательные АЦП,	
		конвейерные АЦП.	
		Последовательные АЦП: АЦП	
		последовательного счета,	
		АЦП последовательного	
		приближения.	
		Интегрирующие АЦП. Сигма-	
		дельта АЦП. Параллельные	
		ЦАП: ЦАП с суммированием	
		весовых токов, ЦАП с	
		суммированием напряжений,	
		ЦАП с суммированием	
		зарядов. Последовательные	
		ЦАП: ЦАП с широтно-	
		импульсной модуляцией,	
		последовательные ЦАП на	
		переключаемых	
		конденсаторах, сигма-дельта	
		ЦАП. Последовательные	
		АЦП: АЦП последовательного	
		счета, АЦП	
		последовательного	
		приближения.	
		Интегрирующие АЦП. Сигма-	
		дельта АЦП. Типовые схемы	
		инструментальных	
		усилителей. Основные	
		характеристики	
		инструментальных	
		усилителей. Источники	
		ошибок инструментального	
		усилителя по постоянному	
		току. Шумы	
		инструментального усилителя.	
		Инструментальные усилители	
		с однополярным питанием.	

2. Методика оценки этапов формирования компетенций в рамках дисциплины.

Промежуточная аттестация по **дисциплине** проводится в 2 семестре - в форме дифференцированного зачета, в 3 семестре - в форме зачета, который направлен на оценку сформированности компетенций ПК.3/НИ.

Зачет проводится в устной форме, по билетам.

Кроме того, сформированность компетенций проверяется при проведении мероприятий текущего контроля, указанных в таблице раздела 1.

Общие правила выставления оценки по дисциплине определяются балльно-рейтинговой системой, приведенной в рабочей программе учебной дисциплины.

На основании приведенных далее критериев можно сделать общий вывод о сформированности компетенций ПК.3/НИ, за которые отвечает дисциплина, на разных уровнях.

Общая характеристика уровней освоения компетенций.

Ниже порогового. Уровень выполнения работ не отвечает большинству основных требований, теоретическое содержание курса освоено частично, пробелы могут носить существенный характер, необходимые практические навыки работы с освоенным материалом сформированы не достаточно, большинство предусмотренных программой обучения учебных заданий не выполнены или выполнены с существенными ошибками.

Пороговый. Уровень выполнения работ отвечает большинству основных требований, теоретическое содержание курса освоено частично, но пробелы не носят существенного характера, необходимые практические навыки работы с освоенным материалом в основном сформированы, большинство предусмотренных программой обучения учебных заданий выполнено, некоторые виды заданий выполнены с ошибками.

Базовый. Уровень выполнения работ отвечает всем основным требованиям, теоретическое содержание курса освоено полностью, без пробелов, некоторые практические навыки работы с освоенным материалом сформированы недостаточно, все предусмотренные программой обучения учебные задания выполнены, качество выполнения ни одного из них не оценено минимальным числом баллов, некоторые из выполненных заданий, возможно, содержат ошибки.

Продвинутый. Уровень выполнения работ отвечает всем требованиям, теоретическое содержание курса освоено полностью, без пробелов, необходимые практические навыки работы с освоенным материалом сформированы, все предусмотренные программой обучения учебные задания выполнены, качество их выполнения оценено числом баллов, близким к максимальному.

Федеральное государственное бюджетное образовательное учреждение высшего образования «Новосибирский государственный технический университет» Кафедра полупроводниковых приборов и микроэлектроники

Паспорт зачета

по дисциплине «Микропроцессорные средства обработки первичной информации», 2 семестр

1. Методика оценки

Зачет проводится в устной форме, по билетам. Билет формируется по следующему правилу: первый вопрос выбирается из диапазона вопросов 1-11, второй вопрос из диапазона вопросов 12-22(список вопросов приведен ниже). В ходе экзамена преподаватель вправе задавать студенту дополнительные вопросы из общего перечня (п. 4).

Форма билета для зачета

НОВОСИБИРСКИЙ ГОСУДАРСТВЕННЫЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ Факультет РЭФ

Билет № к зачету по дисциплине «Микропроцессорные средства обработки первичной информации»				
1. Усилители, стабилизированные прерыванием. 2. ЦАП на переключаемых конденсаторах.				
Утверждаю: зав. кафедрой (подпись	должность, ФИО			

(дата)

2. Критерии оценки

- Ответ на билет считается **неудовлетворительным**, если студент при ответе на вопросы не дает определений основных понятий, не способен показать причинно-следственные связи явлений, при решении задачи допускает принципиальные ошибки, оценка составляет *менее* 10 баллов.
- Ответ на билет засчитывается на **пороговом** уровне, если студент при ответе на вопросы дает определение основных понятий, может показать причинно-следственные связи явлений, при решении задачи допускает непринципиальные ошибки, например, вычислительные,

оценка составляет 11-13 баллов.

- Ответ на билет (тест) билет засчитывается на **базовом** уровне, если студент при ответе на вопросы формулирует основные понятия, законы, дает характеристику процессов, явлений, проводит анализ причин, условий, может представить качественные характеристики процессов, не допускает ошибок при решении задачи, оценка составляет 14-16 *баллов*.
- Ответ на билет засчитывается на **продвинутом** уровне, если студент при ответе на вопросы проводит сравнительный анализ подходов, проводит комплексный анализ, выявляет проблемы, предлагает механизмы решения, способен представить количественные характеристики определенных процессов, приводит конкретные примеры из практики, не допускает ошибок и способен обосновать выбор метода решения задачи, оценка составляет 17-20 баллов.

3. Шкала оценки

Зачет считается сданным, если сумма баллов по всем заданиям билета оставляет не менее 10 баллов (из 20 возможных).

В общей оценке по дисциплине баллы за зачет учитываются в соответствии с правилами балльно-рейтинговой системы, приведенными в рабочей программе дисциплины.

- 4. **Вопросы к** зачету **по дисциплине** «Микропроцессорные средства обработки первичной информации»
- 1. Линеаризация мостов.
- 2. Управление мостами.
- 3. Усилители для нормирования сигналов и их основные характеристики.
- 4. Операционные усилители (ОУ). Входное напряжение смещения и входной ток.
- 5. Частотные свойства ОУ.
- 6. Шум операционного усилителя.
- 7. Ослабление синфазного сигнала и влияния источника питания ОУ.
- 8. Инструментальные усилители.
- 9. Усилители, стабилизированные прерыванием.
- 10. Термопары и компенсация температуры холодного спая.
- 11. Параллельные АЦП.
- 12. Многоступенчатые и многотактные АЦП.
- 13. АЦП последовательного счета.
- 14. АЦП последовательного приближения.
- 15. Интегрирующие АЦП.
- 16. Сигма дельта АЦП.
- 17. Интерфейсы АЦП.
- 18. ЦАП на основе ШИМ.
- 19. ЦАП на переключаемых конденсаторах.
- 20. ЦАП на основе суммирования токов.
- 21. ЦАП на основе суммирования напряжений.
- 22. Мостовые схемы, конфигурации мостов.

Федеральное государственное бюджетное образовательное учреждение высшего образования «Новосибирский государственный технический университет» Кафедра полупроводниковых приборов и микроэлектроники

Паспорт зачета

по дисциплине «Микропроцессорные средства обработки первичной информации», 3 семестр

1. Методика оценки

Зачет проводится в устной форме, по билетам. Билет формируется по следующему правилу: первый вопрос выбирается из диапазона вопросов 1-11, второй вопрос из диапазона вопросов 12-22(список вопросов приведен ниже). В ходе экзамена преподаватель вправе задавать студенту дополнительные вопросы из общего перечня (п. 4).

Форма билета для зачета

НОВОСИБИРСКИЙ ГОСУДАРСТВЕННЫЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ Факультет РЭФ

Билет № к зачету по дисциплине «Микропроцессорные средства обработки первичной информации»
 Свойства линейной дискретной системы. Оценка устойчивости.

Утверждаю: зав. кафедрой		_ должность, ФИО
· · · · · · · · · · · · · · · · · · ·	(подпись)	
		(дата)

2. Критерии оценки

- Ответ на билет считается неудовлетворительным, если студент при ответе на вопросы не дает определений основных понятий, не способен показать причинно-следственные явлений, при решении задачи допускает принципиальные оценка составляет менее 10 баллов.
- Ответ на билет засчитывается на пороговом уровне, если студент при ответе на вопросы дает определение основных понятий, может показать причинно-следственные связи явлений, при решении задачи допускает непринципиальные ошибки, например, вычислительные,

оценка составляет 11-13 баллов.

- Ответ на билет (тест) билет засчитывается на **базовом** уровне, если студент при ответе на вопросы формулирует основные понятия, законы, дает характеристику процессов, явлений, проводит анализ причин, условий, может представить качественные характеристики процессов, не допускает ошибок при решении задачи, оценка составляет 14-16 *баллов*.
- Ответ на билет засчитывается на **продвинутом** уровне, если студент при ответе на вопросы проводит сравнительный анализ подходов, проводит комплексный анализ, выявляет проблемы, предлагает механизмы решения, способен представить количественные характеристики определенных процессов, приводит конкретные примеры из практики, не допускает ошибок и способен обосновать выбор метода решения

оценка составляет 17-20 баллов.

3. Шкала оценки

Зачет считается сданным, если сумма баллов по всем заданиям билета оставляет не менее 10 баллов (из 20 возможных).

В общей оценке по дисциплине баллы за зачет учитываются в соответствии с правилами балльно-рейтинговой системы, приведенными в рабочей программе дисциплины.

- 4. **Вопросы к** зачету **по дисциплине** «Микропроцессорные средства обработки первичной информации»
- 1. Обобщенная схема ЦОС.
- 2. Типовые дискретные сигналы.
- 3. Нормирование времени и частоты.
- 4. Математическое описание аналоговых сигналов и линейных систем.
- 5. Преобразование Фурье.
- 6. Z-преобразование.
- 7. Основные свойства z-преобразования. Z-преобразование типовых дискретных сигналов. Обратное z- преобразование.
- 8. Дискретные системы. Описание дискретных линейных систем.
- 9. Свойства линейной дискретной системы.
- 10. Импульсная характеристика ЛДС.
- 11. Формула свертки.
- 12. Разностное уравнение. Рекурсивные и нерекурсивные ЛДС.
- 13. Системы с конечной и бесконечной импульсной характеристикой.
- 14. Оценка устойчивости.
- 15. Передаточная функция. Нули и полюсы передаточной функции.
- 16. Взаимосвязь между передаточной функцией и разностным уравнением.
- 17. Критерий устойчивости ПФ.
- 18. Цифровые фильтры. Структурная схема фильтра.
- 19. Дискретное преобразование Фурье (ДПФ).
- 20. Алгоритмы ДПФ. Свертки сигналов и свойства свертки.
- 21. Быстрое преобразование Фурье.
- 22. Области применения ДПФ.