

Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Новосибирский государственный технический университет»

Кафедра полупроводниковых приборов и микроэлектроники

“УТВЕРЖДАЮ”

ДЕКАН РЭФ

д.т.н. Хрусталеv В. А.

“ ____ ” _____ г.

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ
Однокристалльные электронно-вычислительные машины

Образовательная программа: 28.03.01 Нанотехнологии и микросистемная техника, профиль:
Нанотехнология

Курс: 3, семестр : 6

Факультет радиотехники и электроники,

		Семестр
№	Вид деятельности	6
1	Всего зачетных единиц (кредитов)	3
2	Всего часов	108
3	Всего занятий в контактной форме, час.	82
4	Лекции, час.	18
5	Практические занятия, час.	36
6	Лабораторные занятия, час.	18
7	из них в активной и интерактивной форме, час.	10
8	Аттестация, час.	2
9	Консультации, час.	8
10	Самостоятельная работа, час.	26
11	Виды самостоятельной работы (курсовой проект, курсовая работа, РГЗ, подготовка к контрольной работе)	РГЗ контр.
12	Вид аттестации	ДЗ

Рабочая программа составлена на основании федерального государственного образовательного стандарта высшего образования по направлению (специальности): 28.03.01 Нанотехнологии и микросистемная техника

ФГОС введен в действие приказом №177 от 06.03.2015 г. , дата утверждения: 31.03.2015 г.

Место дисциплины в структуре учебного плана: Факультативные дисциплины, базовая

Рабочая программа разработана на основе компетентностной модели выпускника по направлению (специальности): 28.03.01 Нанотехнологии и микросистемная техника

Рабочая программа обсуждена на заседании кафедры

ППиМЭ, протокол заседания кафедры №5 от 20.06.2017

Утверждена на совете факультета радиотехники и электроники, протокол № 6 от 21.06.2017

Программу разработал:

старший преподаватель, Хабаров С. П.

Заведующий кафедрой:

с.н.с., д.ф-м.н. Гайслер В. А.

Ответственный за образовательную программу:

заведующий кафедрой Гайслер В. А.

1. Внешние требования

Таблица 1.1

Компетенция ФГОС: ОПК.7 способность учитывать современные тенденции развития электроники, измерительной и вычислительной техники, информационных технологий в своей профессиональной деятельности; в части следующих результатов обучения:	
з3. иметь представление об основных направлениях развития микроконтроллерной техники	
Компетенция ФГОС: ПК.5 готовность рассчитывать и проектировать компоненты нано- и микросистемной техники; в части следующих результатов обучения:	
з17. иметь представление о современных принципах построения микроконтроллеров	
з18. иметь представление о методах организации взаимодействия элементов микроконтроллеров	
з19. знать структуру микроконтроллеров	
з20. знать архитектуру ядра микроконтроллера	
з21. знать основные виды памяти микроконтроллеров	
з22. знать систему команд микроконтроллеров	
з23. знать подсистему ввода/вывода микроконтроллеров	
у10. уметь осуществлять выбор типа микроконтроллера в соответствии с поставленной задачей	
у11. уметь использовать микроконтроллеры при решении конкретных задач автоматизации эксперимента и управления производственными процессами	
у12. иметь опыт проектирования автоматизированных систем управления на основе микроконтроллеров	
у13. иметь опыт написания и отладки программ для микроконтроллеров	

2. Требования НГТУ к результатам освоения дисциплины

Таблица 2.1

Результаты изучения дисциплины по уровням освоения (иметь представление, знать, уметь, владеть)	Формы организации занятий
<i>Однокристалльные электронно-вычислительные машины</i>	
ПК.5.з17 иметь представление о современных принципах построения микроконтроллеров	
1. О современных принципах построения микроконтроллеров.	Лекции; Лабораторные работы
ПК.5.з18 иметь представление о методах организации взаимодействия элементов микроконтроллеров	
2. О методах организации взаимодействия элементов микроконтроллеров.	Лекции; Самостоятельная работа
ОПК.7.з3 иметь представление об основных направлениях развития микроконтроллерной техники	
3. Об основных направлениях развития микроконтроллерной техники.	Лекции; Самостоятельная работа
ПК.5.з19 знать структуру микроконтроллеров	
4. Структуру микроконтроллеров.	Лекции; Лабораторные работы; Самостоятельная работа
ПК.5.з20 знать архитектуру ядра микроконтроллера	
5. Архитектуру ядра микроконтроллера.	Лекции; Лабораторные работы
ПК.5.з21 знать основные виды памяти микроконтроллеров	
6. Основные виды памяти микроконтроллеров.	Лекции; Практические занятия
ПК.5.з22 знать систему команд микроконтроллеров	
7. Систему команд микроконтроллеров.	Лекции; Практические занятия; Лабораторные работы; Самостоятельная работа
ПК.5.з23 знать подсистему ввода/вывода микроконтроллеров	

8.Подсистему ввода/вывода микроконтроллеров.	Лекции; Практические занятия; Лабораторные работы
ПК.5.y10 уметь осуществлять выбор типа микроконтроллера в соответствии с поставленной задачей	
9.Осуществлять выбор типа микроконтроллера в соответствии с поставленной задачей.	Лекции
ПК.5.y11 уметь использовать микроконтроллеры при решении конкретных задач автоматизации эксперимента и управления производственными процессами	
10.Использовать микроконтроллеры при решении конкретных задач автоматизации эксперимента и управления производственными процессами.	Практические занятия; Самостоятельная работа
ПК.5.y12 иметь опыт проектирования автоматизированных систем управления на основе микроконтроллеров	
11.Проектирования автоматизированных систем управления на основе микроконтроллеров.	Лекции
ПК.5.y13 иметь опыт написания и отладки программ для микроконтроллеров	
12.Написания и отладки программ для микроконтроллеров	Лекции; Практические занятия

3. Содержание и структура учебной дисциплины

Таблица 3.1

Темы лекций	Активные формы, час.	Часы	Ссылки на результаты обучения
Семестр: 6			
Дидактическая единица: Введение.			
1. . Классификация микроконтроллеров. Тенденции в развитии современных микроконтроллеров.	0	2	1, 2
Дидактическая единица: Архитектура микроконтроллеров.			
2. Основные характеристики микроконтроллеров. Архитектура популярных семейств современных микроконтроллеров. Архитектура ядра.	0	2	3, 4, 5
Дидактическая единица: Периферийные устройства.			
4. Порты ввода/вывода микроконтроллеров. Регистры портов ввода/вывода. Конфигурирование портов ввода/вывода. Таймеры. Структура и назначение элементов таймеров. Режимы работы таймеров. Сторожевой таймер. Устройства последовательного интерфейса микроконтроллеров. Универсальный синхронный/асинхронный приемопередатчик USART/UART. Последовательный периферийный интерфейс SPI. Последовательный двухпроводной интерфейс TWI. Аналоговый компаратор и аналого-цифровой преобразователь.	0	2	7, 8, 9
7. Периферийные устройства.	0	8	4, 8
Дидактическая единица: Система памяти микроконтроллеров.			
3. Организация памяти микроконтроллеров. Память программ. Память данных. Энергонезависимая память данных.	0	2	4, 6
Дидактическая единица: Система команд микроконтроллеров.			
6. Методы адресации. Виды операндов. Команды передачи данных. Команды арифметических операций. Логические команды. Команды операций с битами. Команды передачи управления. Команды управления системой.	0	2	1, 11, 12, 7

Таблица 3.2

Темы лабораторных работ	Активные формы, час.	Часы	Ссылки на результаты обучения	Учебная деятельность
Семестр: 6				
Дидактическая единица: Периферийные устройства.				
1. Изучение "Algorithm Builder".	1	2	1, 4, 5	Получение практических навыков работы с графической средой разработки программного обеспечения "Algorithm Builder" для микроконтроллеров с архитектурой AVR .
11. Ввод информации с двоичных датчиков и вывод управляющих сигналов.	1	4	7, 8	Изучение организации взаимодействия микроконтроллера с простейшими объектами управления.
12. Обмен информацией между микроконтроллером и ЭВМ с использованием последовательного интерфейса RS-232C.	1	6	7, 8	Изучение работы универсального асинхронного приемопередатчика и таймеров/счетчиков.
13. Аналого цифровое преобразование	0	6	4, 7, 8	

Таблица 3.3

Темы практических занятий	Активные формы, час.	Часы	Ссылки на результаты обучения	Учебная деятельность
Семестр: 6				
Дидактическая единица: Периферийные устройства.				
9. Изучение системы ввода-вывода и использование периферийных устройств.	2	16	10, 12, 8	Разработка и тестирование программ и использованием периферийных устройств.
Дидактическая единица: Система памяти микроконтроллеров.				
8. Освоение методов доступа к памяти микроконтроллеров	2	4	6, 7	Освоение методов прямого доступа к памяти программ, энергонезависимой памяти и оперативной памяти
Дидактическая единица: Система команд микроконтроллеров.				
10. Ассемблер.	1	8	12	Изучение основ программирования на Ассемблере.
Дидактическая единица: Программирование микроконтроллеров.				
7. Аппаратные и программные средства разработки и отладки программ микроконтроллеров. Последовательное программирование. Параллельное программирование. Программирование по интерфейсу JTAG. Защита кода и данных. Конфигурационные ячейки.	2	8	7, 8	Освоение последовательных и параллельных методов загрузки программ в микроконтроллер.

Таблица 3.4

Темы для самостоятельного изучения	Активные формы, час.	Часы	Ссылки на результаты обучения	Учебная деятельность
Семестр: 6				
Дидактическая единица: Устройство управления микроконтроллеров.				
5. Тактовый генератор. Режимы пониженного энергопотребления. Сброс. Прерывания.	0	6	10, 4, 7	Изучение литературы.

4. Самостоятельная работа обучающегося

№	Виды самостоятельной работы	Ссылки на результаты обучения	Часы на выполнение	Часы на консультации
Семестр: 6				
1	Контрольные работы	2, 3	4	0
Изучение конспекта лекций и литературы.: Квеглис С. В. Микроконтроллеры AVR : методическое пособие к лабораторному практикуму для студентов 2-4 курсов АВТФ специальностей 190500, 190900, 071900 / С. В. Квеглис; Новосиб. гос. техн. унт. - Новосибирск, 2003. - 56 с. : ил.. - Режим доступа: http://www.ciu.nstu.ru/fulltext/textbooks/2003/2003_kveg.rar				
2	РГЗ	3	6	6
Разработка принципиальной схемы и программы устройства по индивидуальному заданию. : Квеглис С. В. Микроконтроллеры AVR : методическое пособие к лабораторному практикуму для студентов 2-4 курсов АВТФ специальностей 190500, 190900, 071900 / С. В. Квеглис; Новосиб. гос. техн. унт. - Новосибирск, 2003. - 56 с. : ил.. - Режим доступа: http://www.ciu.nstu.ru/fulltext/textbooks/2003/2003_kveg.rar				
3	Подготовка к занятиям	2, 3	0	0
Изучение конспекта лекций и литературы: Квеглис С. В. Микроконтроллеры AVR : методическое пособие к лабораторному практикуму для студентов 2-4 курсов АВТФ специальностей 190500, 190900, 071900 / С. В. Квеглис; Новосиб. гос. техн. унт. - Новосибирск, 2003. - 56 с. : ил.. - Режим доступа: http://www.ciu.nstu.ru/fulltext/textbooks/2003/2003_kveg.rar				
4	Дополнительная учебная деятельность	2, 3	0	0
Подготовка презентации: Квеглис С. В. Микроконтроллеры AVR : методическое пособие к лабораторному практикуму для студентов 2-4 курсов АВТФ специальностей 190500, 190900, 071900 / С. В. Квеглис; Новосиб. гос. техн. унт. - Новосибирск, 2003. - 56 с. : ил.. - Режим доступа: http://www.ciu.nstu.ru/fulltext/textbooks/2003/2003_kveg.rar				
5	Подготовка к аттестации	2, 3	10	2
Изучение лекций и литературы.: Квеглис С. В. Микроконтроллеры AVR : методическое пособие к лабораторному практикуму для студентов 2-4 курсов АВТФ специальностей 190500, 190900, 071900 / С. В. Квеглис; Новосиб. гос. техн. унт. - Новосибирск, 2003. - 56 с. : ил.. - Режим доступа: http://www.ciu.nstu.ru/fulltext/textbooks/2003/2003_kveg.rar				
6	Самостоятельное изучение теоретического материала	10, 4, 7	6	0
Студент изучает темы, приведенные в таблице 3.4 : Квеглис С. В. Микроконтроллеры AVR : методическое пособие к лабораторному практикуму для студентов 2-4 курсов АВТФ специальностей 190500, 190900, 071900 / С. В. Квеглис; Новосиб. гос. техн. унт. - Новосибирск, 2003. - 56 с. : ил.. - Режим доступа: http://www.ciu.nstu.ru/fulltext/textbooks/2003/2003_kveg.rar				

5. Технология обучения

Для организации и контроля самостоятельной работы обучающихся, а также проведения консультаций применяются информационно-коммуникационные технологии (табл. 5.1).

Таблица 5.1

Деятельность	Информационно-коммуникационные технологии
Информирование	e-mail; Личный типовой сайт; Портал НГТУ
Консультирование	e-mail
Контроль	e-mail
Размещение учебных материалов	e-mail

6. Правила аттестации обучающихся по учебной дисциплине

Для аттестации обучающихся по дисциплине используется балльно-рейтинговая система (БРС), позволяющая выставять оценки по традиционной шкале и 15-уровневой ECTS. Краткая информация о БРС приведена в табл. 6.1.

Таблица 6.1

Оцениваемые виды деятельности обучающихся	Мин. балл	Максимальный балл
Семестр: 6		
<i>Лабораторная:</i>	10	20
<i>Практические занятия:</i>	10	20
<i>Контрольные работы:</i>	10	20
Контролирующие материалы (список вопросов) приводятся в "Квеглис С. В. Микроконтроллеры AVR : методическое пособие к лабораторному практикуму для студентов 2-4 курсов АВТФ специальностей 190500, 190900, 071900 / С. В. Квеглис; Новосиб. гос. техн. унт. - Новосибирск, 2003. - 56 с. : ил. - Режим доступа: http://www.ciu.nstu.ru/fulltext/textbooks/2003/2003_kveg.rar "		
<i>РГЗ:</i>	10	20
Контролирующие материалы приводятся в "Квеглис С. В. Микроконтроллеры AVR : методическое пособие к лабораторному практикуму для студентов 2-4 курсов АВТФ специальностей 190500, 190900, 071900 / С. В. Квеглис; Новосиб. гос. техн. унт. - Новосибирск, 2003. - 56 с. : ил. - Режим доступа: http://www.ciu.nstu.ru/fulltext/textbooks/2003/2003_kveg.rar "		
<i>Зачет:</i>	10	20
Контролирующие материалы (список вопросов) приводятся в "Квеглис С. В. Микроконтроллеры AVR : методическое пособие к лабораторному практикуму для студентов 2-4 курсов АВТФ специальностей 190500, 190900, 071900 / С. В. Квеглис; Новосиб. гос. техн. унт. - Новосибирск, 2003. - 56 с. : ил. - Режим доступа: http://www.ciu.nstu.ru/fulltext/textbooks/2003/2003_kveg.rar "		

В таблице 6.2 представлено соответствие форм контроля заявляемым требованиям к результатам освоения дисциплины.

Таблица 6.2

Коды компетенций ФГОС	Результаты обучения	Формы контроля		
		Контр. раб.	Защита РГЗ	Зачет
ОПК.7	з3. иметь представление об основных направлениях развития микроконтроллерной техники			+
ПК.5	з17. иметь представление о современных принципах построения микроконтроллеров			+
	з18. иметь представление о методах организации взаимодействия элементов микроконтроллеров			+
	з19. знать структуру микроконтроллеров	+		+
	з20. знать архитектуру ядра микроконтроллера	+		+
	з21. знать основные виды памяти микроконтроллеров	+		+
	з22. знать систему команд микроконтроллеров	+		+

	з23. знать подсистему ввода/вывода микроконтроллеров		+	+
	у10. уметь осуществлять выбор типа микроконтроллера в соответствии с поставленной задачей			+
	у11. уметь использовать микроконтроллеры при решении конкретных задач автоматизации эксперимента и управления производственными процессами			+
	у12. иметь опыт проектирования автоматизированных систем управления на основе микроконтроллеров			+
	у13. иметь опыт написания и отладки программ для микроконтроллеров			+

Фонд оценочных средств по дисциплине представлен в приложении № 1 к рабочей программе.

7. Литература

Основная литература

1. Евстифеев А. В. Микроконтроллеры AVR семейств Tiny и Mega фирмы ATMEL / А. В. Евстифеев. - М., 2007. - 558 с. : ил.
2. Трамперт В. AVR-RISC микроконтроллеры. Архитектура, аппаратные ресурсы, система команд, программирование, применение / Вольфганг Трамперт ; пер. с нем. В. П. Репало, В. И. Кириченко, Ю. А. Шпак. - Киев, 2006. - 459 с. : ил. + 1 CD-ROM.

Дополнительная литература

1. Баранов В. Н. Применение микроконтроллеров AVR: схемы, алгоритмы, программы / В. Н. Баранов. - М., 2006. - 287 с. : ил. + 1 CD-ROM.
2. Фрунзе А. В. Микроконтроллеры фирмы "Филипс" семейства X51. [Т. 1] / А. В. Фрунзе. - М., 2005. - 335 с. : ил.

Интернет-ресурсы

1. ЭБС НГТУ : <http://elibrary.nstu.ru/>
2. ЭБС «Издательство Лань» : <https://e.lanbook.com/>
3. ЭБС IPRbooks : <http://www.iprbookshop.ru/>
4. ЭБС "Znaniy.com" : <http://znaniy.com/>
5. :

8. Методическое и программное обеспечение

8.1 Методическое обеспечение

1. Квеглис С. В. Микроконтроллеры AVR : методическое пособие к лабораторному практикуму для студентов 2-4 курсов АВТФ специальностей 190500, 190900, 071900 / С. В. Квеглис; Новосиб. гос. техн. унт. - Новосибирск, 2003. - 56 с. : ил.. - Режим доступа: http://www.ciu.nstu.ru/fulltext/textbooks/2003/2003_kveg.rar

8.2 Специализированное программное обеспечение

- 1 Micro-Cap (microcap) 9.0.7.0
- 2 Microsoft Windows

9. Материально-техническое обеспечение

Компьютерный класс

№	Наименование	Назначение
1	Компьютерный класс (Компьютеры объединены в локальную сеть с выходом в Internet)	Выполнение лабораторных работ

1. Обобщенная структура фонда оценочных средств учебной дисциплины

Обобщенная структура фонда оценочных средств по дисциплине **Однокристалльные электронно-вычислительные машины** приведена в Таблице.

Таблица

Формируемые компетенции	Показатели сформированности компетенций (знания, умения, навыки)	Темы	Этапы оценки компетенций	
			Мероприятия текущего контроля (курсовой проект, РГЗ(Р) и др.)	Промежуточная аттестация (экзамен, зачет)
ОПК.7 способность учитывать современные тенденции развития электроники, измерительной и вычислительной техники, информационных технологий в своей профессиональной деятельности	з3. иметь представление об основных направлениях развития микроконтроллерной техники	Основные характеристики микроконтроллеров. Архитектура популярных семейств современных микроконтроллеров. Архитектура ядра.		Зачет, вопросы 1,2
ПК.5/ПК готовность рассчитывать и проектировать компоненты нано- и микросистемной техники	з17. иметь представление о современных принципах построения микроконтроллеров	. Классификация микроконтроллеров. Тенденции в развитии современных микроконтроллеров.		Зачет, вопросы 2
ПК.5/ПК	з18. иметь представление о методах организации взаимодействия элементов микроконтроллеров	. Классификация микроконтроллеров. Тенденции в развитии современных микроконтроллеров.		Зачет, вопросы 2
ПК.5/ПК	з19. знать структуру микроконтроллеров	Изучение "Algorithm Builder". Организация памяти микроконтроллеров. Память программ. Память данных. Энергонезависимая память данных. Основные характеристики микроконтроллеров. Архитектура популярных семейств современных микроконтроллеров. Архитектура ядра. Тактовый генератор. Режимы пониженного энергопотребления. Сброс. Прерывания.	Контрольная работа, разделы 1,2	Зачет, вопросы 2-7
ПК.5/ПК	з20. знать архитектуру ядра микроконтроллера	Изучение "Algorithm Builder". Основные характеристики микроконтроллеров. Архитектура популярных семейств современных микроконтроллеров. Архитектура ядра.	Контрольная работа, разделы 1,2	Зачет, вопросы 2-7

ПК.5/ПК	з21. знать основные виды памяти микроконтроллеров	Организация памяти микроконтроллеров. Память программ. Память данных. Энергонезависимая память данных. Освоение методов доступа к памяти микроконтроллеров	Контрольная работа, разделы 1,2	
ПК.5/ПК	з22. знать систему команд микроконтроллеров	Аналого цифровое преобразование Ввод информации с двоичных датчиков и вывод управляющих сигналов. Методы адресации. Виды операндов. Команды передачи данных. Команды арифметических операций. Логические команды. Команды операций с битами. Команды передачи управления. Команды управления системой. Обмен информацией между микроконтроллером и ЭВМ с использованием последовательного интерфейса RS-232C. Освоение методов доступа к памяти микроконтроллеров Тактовый генератор. Режимы пониженного энергопотребления. Сброс. Прерывания.	Контрольная работа, разделы 1,2	Зачет, вопросы 15-21
ПК.5/ПК	з23. знать подсистему ввода/вывода микроконтроллеров	Изучение системы ввода-вывода и использование периферийных устройств. Обмен информацией между микроконтроллером и ЭВМ с использованием последовательного интерфейса RS-232C. Порты ввода/вывода микроконтроллеров. Регистры портов ввода/вывода. Конфигурирование портов ввода/вывода. Таймеры. Структура и назначение элементов таймеров. Режимы работы таймеров. Сторожевой таймер. Устройства последовательного интерфейса микроконтроллеров. Универсальный синхронный/асинхронный приемопередатчик USART/UART. Последовательный периферийный интерфейс SPI. Последовательный двухпроводной интерфейс TWI. Аналоговый компаратор и аналого-цифровой преобразователь.	РГЗ, разделы 1,2	Зачет, вопросы 8-14
ПК.5/ПК	у10. уметь осуществлять выбор типа микроконтроллера в	Порты ввода/вывода микроконтроллеров. Регистры портов ввода/вывода. Конфигурирование портов		Зачет, вопросы 8-14

	соответствии с поставленной задачей	ввода/вывода. Таймеры. Структура и назначение элементов таймеров. Режимы работы таймеров. Сторожевой таймер. Устройства последовательного интерфейса микроконтроллеров. Универсальный синхронный/асинхронный приемопередатчик USART/UART. Последовательный периферийный интерфейс SPI. Последовательный двухпроводной интерфейс TWI. Аналоговый компаратор и аналого-цифровой преобразователь.		
ПК.5/ПК	у11. уметь использовать микроконтроллеры при решении конкретных задач автоматизации эксперимента и управления производственными процессами	Изучение системы ввода-вывода и использование периферийных устройств. Тактовый генератор. Режимы пониженного энергопотребления. Сброс. Прерывания.		Зачет, вопросы 4-8
ПК.5/ПК	у12. иметь опыт проектирования автоматизированных систем управления на основе микроконтроллеров	Методы адресации. Виды операндов. Команды передачи данных. Команды арифметических операций. Логические команды. Команды операций с битами. Команды передачи управления. Команды управления системой.		Зачет, вопросы 16-21
ПК.5/ПК	у13. иметь опыт написания и отладки программ для микроконтроллеров	Ассемблер. Изучение системы ввода-вывода и использование периферийных устройств. Методы адресации. Виды операндов. Команды передачи данных. Команды арифметических операций. Логические команды. Команды операций с битами. Команды передачи управления. Команды управления системой.		Зачет, вопросы 16-21

2. Методика оценки этапов формирования компетенций в рамках дисциплины.

Промежуточная аттестация по дисциплине проводится в 6 семестре - в форме дифференцированного зачета, который направлен на оценку сформированности компетенций ОПК.7, ПК.5/ПК.

Зачет проводится в устной форме, по билетам

Кроме того, сформированность компетенций проверяется при проведении мероприятий текущего контроля, указанных в таблице раздела 1.

В 6 семестре обязательным этапом текущей аттестации являются расчетно-графическое задание (работа) (РГЗ(Р)), контрольная работа. Требования к выполнению РГЗ(Р), контрольной работы,

состав и правила оценки сформулированы в паспорте РГЗ(Р), контрольной работы.

Общие правила выставления оценки по дисциплине определяются балльно-рейтинговой системой, приведенной в рабочей программе учебной дисциплины.

На основании приведенных далее критериев можно сделать общий вывод о сформированности компетенций ОПК.7, ПК.5/ПК, за которые отвечает дисциплина, на разных уровнях.

Общая характеристика уровней освоения компетенций.

Ниже порогового. Уровень выполнения работ не отвечает большинству основных требований, теоретическое содержание курса освоено частично, пробелы могут носить существенный характер, необходимые практические навыки работы с освоенным материалом сформированы не достаточно, большинство предусмотренных программой обучения учебных заданий не выполнены или выполнены с существенными ошибками.

Пороговый. Уровень выполнения работ отвечает большинству основных требований, теоретическое содержание курса освоено частично, но пробелы не носят существенного характера, необходимые практические навыки работы с освоенным материалом в основном сформированы, большинство предусмотренных программой обучения учебных заданий выполнено, некоторые виды заданий выполнены с ошибками.

Базовый. Уровень выполнения работ отвечает всем основным требованиям, теоретическое содержание курса освоено полностью, без пробелов, некоторые практические навыки работы с освоенным материалом сформированы недостаточно, все предусмотренные программой обучения учебные задания выполнены, качество выполнения ни одного из них не оценено минимальным числом баллов, некоторые из выполненных заданий, возможно, содержат ошибки.

Продвинутый. Уровень выполнения работ отвечает всем требованиям, теоретическое содержание курса освоено полностью, без пробелов, необходимые практические навыки работы с освоенным материалом сформированы, все предусмотренные программой обучения учебные задания выполнены, качество их выполнения оценено числом баллов, близким к максимальному.

Паспорт зачета

по дисциплине «Однокристалльные электронно-вычислительные машины», 6 семестр

1. Методика оценки

Зачет проводится в устной форме, по билетам. Билет формируется по следующему правилу: первый вопрос выбирается из диапазона вопросов 1 по 10, второй вопрос из диапазона вопросов 11 по 21 (список вопросов приведен ниже). В ходе зачета преподаватель вправе задавать студенту дополнительные вопросы из общего перечня (п. 4).

Форма билета для зачета

НОВОСИБИРСКИЙ ГОСУДАРСТВЕННЫЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ
Факультет РЭФ

Билет № _____

к зачету по дисциплине «Однокристалльные электронно-вычислительные машины»

1. 1 Архитектура популярных семейств современных микроконтроллеров. Основные характеристики микроконтроллеров. Структура и назначение элементов МК MCS51.
2. Команды управления системой.

Утверждаю: зав. кафедрой _____ должность, ФИО
(подпись)

(дата)

2. Критерии оценки

- Ответ на билет считается **неудовлетворительным**, если студент при ответе на вопросы не дает определений основных понятий, не способен показать причинно-следственные связи явлений, при решении задачи допускает принципиальные ошибки, оценка составляет *менее 10 баллов*.
- Ответ на билет засчитывается на **пороговом** уровне, если студент при ответе на вопросы дает определение основных понятий, может показать причинно-следственные связи явлений, при решении задачи допускает не принципиальные ошибки, например, вычислительные, оценка составляет *11-12 баллов*.
- Ответ на билет (тест) билет засчитывается на **базовом** уровне, если студент при ответе на вопросы формулирует основные понятия, законы, дает характеристику процессов, явлений, проводит анализ причин, условий, может представить качественные

характеристики процессов, не допускает ошибок при решении задачи, оценка составляет 13-17 *баллов*.

- Ответ на билет засчитывается на **продвинутом** уровне, если студент при ответе на вопросы проводит сравнительный анализ подходов, проводит комплексный анализ, выявляет проблемы, предлагает механизмы решения, способен представить количественные характеристики определенных процессов, приводит конкретные примеры из практики, не допускает ошибок и способен обосновать выбор метода решения задачи, оценка составляет 18-20 *баллов*.

3. Шкала оценки

Зачет считается сданным, если сумма баллов по всем заданиям билета оставляет не менее ____ баллов 10(из 20 возможных).

В общей оценке по дисциплине баллы за зачет учитываются в соответствии с правилами балльно-рейтинговой системы, приведенными в рабочей программе дисциплины.

4. Вопросы к зачету по дисциплине «Однокристалльные электронно-вычислительные машины»

1. Характеристики микроконтроллеров. Структура и назначение элементов МК MCS51.
2. Архитектура популярных семейств современных микроконтроллеров. Основные Архитектура ядра МК AVR.
3. Организация памяти микроконтроллеров. Память программ. Память данных. Энергонезависимая память данных.
4. Тактирование.
5. Режимы пониженного энергопотребления.
6. Сброс.
7. Прерывания.
8. Порты ввода/вывода микроконтроллеров. Регистры портов ввода/вывода. Конфигурирование портов ввода/вывода.
9. Таймеры. Структура и назначение элементов таймеров. Режимы работы таймеров.
10. Сторожевой таймер.
11. Универсальный синхронный/асинхронный приемопередатчик USART/UART.
12. Последовательный периферийный интерфейс SPI.
13. Последовательный двухпроводной интерфейс TWI.
14. Аналоговый компаратор.
15. Аналого-цифровой преобразователь.
16. Методы адресации.
17. Команды передачи данных.
18. Команды арифметических операций.
19. Логические команды. Команды операций с битами.
20. Команды передачи управления.
21. Команды управления системой.

Паспорт контрольной работы

по дисциплине «Однокристалльные электронно-вычислительные машины», 6 семестр

1. Методика оценки

Контрольная работа проводится по теме – Команды микроконтроллера.

Выполняется письменно.

2. Критерии оценки

Каждое задание контрольной работы оценивается в соответствии с приведенными ниже критериями.

Контрольная работа считается **невыполненной**, если оценка составляет менее 10 баллов.

Работа выполнена на **пороговом** уровне, если оценка составляет 11-13 баллов.

Работа выполнена на **базовом** уровне, если оценка составляет 14-17 баллов.

Работа считается выполненной на **продвинутом** уровне, если оценка составляет 18-20 баллов.

3. Шкала оценки

В общей оценке по дисциплине баллы за контрольную работу учитываются в соответствии с правилами балльно-рейтинговой системы, приведенными в рабочей программе дисциплины.

Максимальное количество баллов за контрольную 20.

4. Пример варианта контрольной работы

Методы адресации в микроконтроллерах ATmega.

Паспорт расчетно-графического задания (работы)

по дисциплине «Однокристалльные электронно-вычислительные машины», 6 семестр

1. Методика оценки

В рамках расчетно-графического задания (работы) по дисциплине студенты должны разработать схему устройства и написать программу для микроконтроллера.

При выполнении расчетно-графического задания (работы) студенты обосновать выбор элементной базы проекта.

Проект должен включать следующие обязательные разделы:

1. Титульный лист.
2. Задание.
3. Блок-схему устройства.
4. Обоснование выбора элементной базы.
5. Принципиальную схему устройства.
6. Программу.

Оцениваемые позиции.

1. Стил ь и грамотность изложения.
2. Обоснованность выбора компонентов.
3. Оптимальность программы.
4. Полнота соответствия заданию.

2. Критерии оценки

- Работа считается выполненной **на пороговом** уровне, если части РГЗ выполнены формально и выбор элементной базы недостаточно обоснован, оценка составляет 10-12 баллов.
- Работа считается выполненной **на базовом** уровне, если элементная база выбрана обоснованно, но программа работает не оптимально, оценка составляет 13-16 баллов.
- Работа считается выполненной **на продвинутом** уровне, если РГЗ выполнено в полном объеме, оценка составляет 17-20 баллов.

3. Шкала оценки

В общей оценке по дисциплине баллы за РГЗ учитываются в соответствии с правилами балльно-рейтинговой системы, приведенными в рабочей программе дисциплины.

4. Примерный перечень тем РГЗ

Разработать типовой проект системы измерения напряжения, тока, температуры в заданном количестве точек, в требуемом диапазоне величин, с заданной частотой отсчетов. Задание каждому индивидуально.