

Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Новосибирский государственный технический университет»

Кафедра систем сбора и обработки данных
Кафедра автоматики

“УТВЕРЖДАЮ”
ДЕКАН АВТФ

к.т.н. Рева И. Л.

“ ____ ” _____ г.

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ
Архитектура вычислительных систем

Образовательная программа: 12.03.04 Биотехнические системы и технологии, профиль:
Биотехнические и робототехнические системы

Курс: 2, семестр : 4

Факультет автоматики и вычислительной техники,

		Семестр
№	Вид деятельности	4
1	Всего зачетных единиц (кредитов)	4
2	Всего часов	144
3	Всего занятий в контактной форме, час.	81
4	Лекции, час.	36
5	Практические занятия, час.	0
6	Лабораторные занятия, час.	36
7	из них в активной и интерактивной форме, час.	16
8	Аттестация, час.	2
9	Консультации, час.	7
10	Самостоятельная работа, час.	63
11	Виды самостоятельной работы (курсовой проект, курсовая работа, РГЗ, подготовка к контрольной работе)	контр.
12	Вид аттестации	ДЗ

Рабочая программа составлена на основании федерального государственного образовательного стандарта высшего образования по направлению (специальности): 12.03.04 Биотехнические системы и технологии

ФГОС введен в действие приказом №216 от 12.03.2015 г. , дата утверждения: 08.04.2015 г.

Место дисциплины в структуре учебного плана: Блок 1, вариативная, по выбору студента

Рабочая программа разработана на основе компетентностной модели выпускника по направлению (специальности): 12.03.04 Биотехнические системы и технологии

Рабочая программа обсуждена на заседании кафедры

ССОД, протокол заседания кафедры №2/1 от 20.06.2017

АВТ, протокол заседания кафедры №10/1 от 20.06.2017

Утверждена на совете факультета автоматике и вычислительной техники, протокол № 6 от 21.06.2017

Программу разработал:

Заведующий кафедрой:

доцент, к.т.н. Прохоренко Е. В.

доцент, д.т.н. Жмудь В. А.

Ответственный за образовательную программу:

заведующий кафедрой Прохоренко Е. В.

1. Внешние требования

Таблица 1.1

Компетенция ФГОС: ПК.4 готовность внедрять результаты разработок в производство биомедицинской и экологической техники; в части следующих результатов обучения:
35. знать принципы построения измерительных приборов и систем с микропроцессорным управлением
Компетенция ФГОС: ПК.5 способность выполнять работы по технологической подготовке производства приборов, изделий и устройств медицинского и экологического назначения; в части следующих результатов обучения:
32. знать элементную базу электротехники, электроники и микропроцессорной техники, направление ее совершенствования и развития

2. Требования НГТУ к результатам освоения дисциплины

Таблица 2.1

Результаты изучения дисциплины по уровням освоения (иметь представление, знать, уметь, владеть)	Формы организации занятий
---	---------------------------

Архитектура вычислительных систем

ПК.4.35 знать принципы построения измерительных приборов и систем с микропроцессорным управлением	
1. О принципах организации многомашинных и многопроцессорных систем	Лекции; Самостоятельная работа
2.10. Типы периферийных устройств, используемых в современных ком-пьютерах.	Лекции; Лабораторные работы; Самостоятельная работа
3. Грамотно выбирать состав периферийных устройств в конкретных условиях.	Лекции; Самостоятельная работа
4. Работы на персональных компьютерах и устранять несложные нарушения их функционирования.	Лекции; Лабораторные работы; Самостоятельная работа
5. Эффективно компоновать оперативную память на запоминающих элементах (модулях памяти).	Лекции; Самостоятельная работа
6. Грамотно выбирать тип компьютера для конкретного практического использования.	Лекции; Самостоятельная работа
7. Разрабатывать несложные программы на машинно-ориентированном языке ассемблера.	Лабораторные работы; Самостоятельная работа
8. Принципы организации в компьютерах системы ввода/вывода	Лекции; Лабораторные работы; Самостоятельная работа
9. Принципы организации системы прерываний в современных ком-пьютерах.	Лекции; Лабораторные работы; Самостоятельная работа
10. Типовую структуру и функционирование центрального процессора компьютера.	Лекции; Лабораторные работы; Самостоятельная работа
11. Основные алгоритмы компьютерной арифметики.	Лекции; Лабораторные работы; Самостоятельная работа
12. Формы представления информации в компьютерах.	Лекции; Лабораторные работы; Самостоятельная работа
13. Иерархию памяти современных компьютеров.	Лекции; Лабораторные работы; Самостоятельная работа
ПК.5.32 знать элементную базу электротехники, электроники и микропроцессорной техники, направление ее совершенствования и развития	
14. Элементную базу современных компьютеров.	Лекции; Лабораторные работы; Самостоятельная работа
ПК.4.35 знать принципы построения измерительных приборов и систем с микропроцессорным управлением	
15. Методы оценки производительности компьютеров.	Лекции; Самостоятельная работа

16. Основные архитектуры современных компьютеров.	Лекции; Самостоятельная работа
---	--------------------------------

3. Содержание и структура учебной дисциплины

Таблица 3.1

Темы лекций	Активные формы, час.	Часы	Ссылки на результаты обучения
Семестр: 4			
Дидактическая единица: История развития компьютерной техники.			
1. 1. Краткая история развития компьютерной техники и оценка производительности компьютеров.	0	2	1, 12, 15, 6
1. 2. Обобщенная структурная схема компьютеров и их классификация.	0	1	13, 16, 3
Дидактическая единица: Формы представления информации в компьютерах.			
2. 3. Представление в компьютерах звуковой информации.	0	2	12
2. 1. Представление в компьютерах числовой информации.	0	2	12
2. 4. Представление в компьютерах визуальной информации.	0	1	12
2. 2. Представление в компьютерах символьной информации.	0	1	12
Дидактическая единица: Основы компьютерной арифметики.			
3. 1. Операции с целыми числами.	0	2	11
3. 2. Операции с вещественными числами.	0	2	11
Дидактическая единица: Элементная база компьютеров.			
4. 1. Комбинационные элементы и узлы.	0	2	14
4. 2. Элементы и узлы с памятью.	0	2	14
Дидактическая единица: Организация памяти компьютеров.			
5. 2. Особенности организации оперативной памяти современных компьютеров.	0	2	13, 16, 5
5. 3. Системный модуль ROM BIOS.	0	1	13, 8
5. 1. Классификация и основные характеристики запоминающих устройств компьютера.	0	3	13, 14, 5
Дидактическая единица: Структура и организация центрального процессорного устройства.			
6. 2. Функционирование CPU.	0	2	10, 4
6. 1. Регистровая организация CPU.	0	2	10, 4
Дидактическая единица: Организация систем прерывания компьютеров.			
7. 2. Системы прерываний современных компьютеров.	0	2	4, 9
7. 1. Виды запросов прерываний в компьютерах.	0	1	4, 9
Дидактическая единица: Организация в компьютерах ввода/вывода информации.			

8. 1. Особенности организации ввода/вывода информации.	0	1	4, 8
8. 2. Типовые устройства ввода/вывода информации в компьютерах.	0	1	4, 8
Дидактическая единица: Типовой конструктив персональных компьютеров.			
9. 2. Архитектура современных системных плат.	0	2	13, 2, 3, 4, 6
9. 1. Конструктив ATX PC	0	2	3, 4, 6

Таблица 3.2

Темы лабораторных работ	Активные формы, час.	Часы	Ссылки на результаты обучения	Учебная деятельность
Семестр: 4				
Дидактическая единица: История развития компьютерной техники.				
1. Ознакомление с работой отладчика AFDPro и изучение форм представления информации в компьютерах.	4	8	10, 12, 14	1. Инициализировать на персональном компьютере полноэкранный отладчик AFDPro, и ознакомиться с основными директивами отладчика, необходимыми для его управления. 2. Ввести в оперативную память симулируемого компьютера программу на языке ассемблера и массив данных, предложенные преподавателем. 3. Пользуясь директивами отладчика найти в программе, заданные преподавателем команды, а также указанные данные. 4. Инициализируйте заданную программу и проконтролируйте в пошаговом и непрерывном режиме работы процессора ход её выполнения.
Дидактическая единица: Структура и организация центрального процессорного устройства.				

2. Изучение организации и функционирования CPU базового процессора семейства iX86.	4	8	10, 11, 13, 4	1. Инициализировать на персональном компьютере работу отладчика. 2. Ввести в оперативную память симулируемого компьютера программу и массив данных, полученных от преподавателя. 3. Определить расположение в оперативной памяти область стека, и отобразить на экране дисплея содержимое первых 80 свободных ячеек стековой памяти в виде одного из дампов. 4. Проконтролировать правильность форматов команд и их соответствие ассемблерным выражениям, для нескольких команд, указанных преподавателем.
Дидактическая единица: Организация в компьютерах ввода/вывода информации.				
3. Изучение организации системы прерывания компьютеров, а также получение навыков получения следа трассировки и создания макросов при отладке программ.	4	8	12, 13, 4, 9	1. Инициализировать на персональном компьютере работу отладчика AFDPro. 2. Ввести в оперативную память симулируемого компьютера программу и массив данных, полученные от преподавателя. 3. Задать 4 - 5 контрольных точек в программе при различных реакциях процессора по их достижении. 4. Проверить возможность закливания программы или деления на ноль и устранить эти возможности. 5. Инициировать выполнение программы всеми возможными способами и, в каждом случае, получить след трассировки её выполнения в трех возможных вариантах. 6. Создать макрос из директив: а) Загрузка файла отлаживаемой программы в оперативную память симулируемого компьютера из внешней памяти; б) ввод файла заданных контрольных точек; в) запуска программы на исполнение; г) получение полного следа трассировки исполнения фрагмента программы. 7. Проверить работу созданного макроса

4. Изучение организации в компьютерах системы ввода/вывода и получение навыков программирования на языке Ассемблера.	4	12	11, 12, 2, 7, 8	1. Разработать на языке ассемблера программу решения задачи, заданной преподавателем. 2. Инициализировать работу отладчика AFDPro. 3. Ввести разработанную программу в оперативную память симулируемого компьютера. 4. Отладить введенную программу. 5. Предъявить листинг отлаженной программы преподавателю, продемонстрировать её работоспособность и объяснить логику её построения.
--	---	----	-----------------	--

4. Самостоятельная работа обучающегося

№	Виды самостоятельной работы	Ссылки на результаты обучения	Часы на выполнение	Часы на консультации
Семестр: 4				
1	Контрольные работы	11, 12, 13, 14, 15, 16, 2, 3, 7, 9	16	0
Контрольная работа включает решение 10 задач по индивидуальному заданию. Она заключается в разработке алгоритмов и программ на языке ассемблера, отладки их с помощью профессионального полноэкранного отладчика и защите результата на компьютере.: Архитектура и функционирование компьютера : методическое руководство по выполнению лабораторного практикума по курсу "Архитектура компьютеров" для 2 курса АВТФ направлений: 200100 - "Приборостроение"; 201000 - "Биотехнические системы и технологии"; 230400 - "Информационные системы и технологии" / Новосиб. гос. техн. ун-т ; [сост. Г. Г. Матушкин]. - Новосибирск, 2011. - 66, [1] с. : табл. Матушкин Г. Г. Архитектура компьютера [Электронный ресурс] : учебное пособие / Г. Г. Матушкин ; Новосиб. гос. техн. ун-т. - Новосибирск, [2014]. - Режим доступа: http://elibrary.nstu.ru/source?bib_id=vtls000199366 . - Загл. с экрана.				
2	Подготовка к занятиям	1, 12, 13, 14, 15, 16, 4, 5	27	2
Подготовка к лабораторным работам по методическому пособию: Архитектура и функционирование компьютера : методическое руководство по выполнению лабораторного практикума по курсу "Архитектура компьютеров" для 2 курса АВТФ направлений: 200100 - "Приборостроение"; 201000 - "Биотехнические системы и технологии"; 230400 - "Информационные системы и технологии" / Новосиб. гос. техн. ун-т ; [сост. Г. Г. Матушкин]. - Новосибирск, 2011. - 66, [1] с. : табл. Матушкин Г. Г. Архитектура компьютера [Электронный ресурс] : учебное пособие / Г. Г. Матушкин ; Новосиб. гос. техн. ун-т. - Новосибирск, [2014]. - Режим доступа: http://elibrary.nstu.ru/source?bib_id=vtls000199366 . - Загл. с экрана.				
3	Дополнительная учебная деятельность	12, 13, 14, 15, 16, 6	10	0
Изучение дополнительных литературных источников по желанию студента: Архитектура и функционирование компьютера : методическое руководство по выполнению лабораторного практикума по курсу "Архитектура компьютеров" для 2 курса АВТФ направлений: 200100 - "Приборостроение"; 201000 - "Биотехнические системы и технологии"; 230400 - "Информационные системы и технологии" / Новосиб. гос. техн. ун-т ; [сост. Г. Г. Матушкин]. - Новосибирск, 2011. - 66, [1] с. : табл.				
4	Подготовка к аттестации	10, 12, 13, 14, 15, 16, 8	10	5

Приобретение простейших навыков программирования на языке Ассемблера и процесса отладки разработанных программ: Архитектура и функционирование компьютера : методическое руководство по выполнению лабораторного практикума по курсу "Архитектура компьютеров" для 2 курса АВТФ направлений: 200100 - "Приборостроение"; 201000 - "Биотехнические системы и технологии"; 230400 - "Информационные системы и технологии" / Новосиб. гос. техн. ун-т ; [сост. Г. Г. Матушкин]. - Новосибирск, 2011. - 66, [1] с. : табл.

5. Технология обучения

Для организации и контроля самостоятельной работы обучающихся, а также проведения консультаций применяются информационно-коммуникационные технологии (табл. 5.1).

Таблица 5.1

Деятельность	Информационно-коммуникационные технологии
Консультирование	Личный типовой сайт

6. Правила аттестации обучающихся по учебной дисциплине

Для аттестации обучающихся по дисциплине используется балльно-рейтинговая система (БРС), позволяющая выставять оценки по традиционной шкале и 15-уровневой ECTS. Краткая информация о БРС приведена в табл. 6.1.

Таблица 6.1

Оцениваемые виды деятельности обучающихся	Мин. балл	Максимальный балл
Семестр: 4		
<i>Лабораторная:</i>	20	40
Контролирующие материалы (список вопросов) приводятся в "Архитектура и функционирование компьютера : методическое руководство по выполнению лабораторного практикума по курсу "Архитектура компьютеров" для 2 курса АВТФ направлений: 200100 - "Приборостроение"; 201000 - "Биотехнические системы и технологии"; 230400 - "Информационные системы и технологии" / Новосиб. гос. техн. ун-т ; [сост. Г. Г. Матушкин]. - Новосибирск, 2011. - 66, [1] с. : табл."		
<i>Контрольные работы:</i>	20	40
Контролирующие материалы - список вопросов тесты		
<i>Зачет:</i>	10	20
Контролирующие материалы - список вопросов		

В таблице 6.2 представлено соответствие форм контроля заявляемым требованиям к результатам освоения дисциплины.

Таблица 6.2

Коды компетенций ФГОС	Результаты обучения	Формы контроля	
		Контр. раб.	Зачет
ПК.4	з5. знать принципы построения измерительных приборов и систем с микропроцессорным управлением	+	+
ПК.5	з2. знать элементную базу электротехники, электроники и микропроцессорной техники, направление ее совершенствования и развития	+	+

Фонд оценочных средств по дисциплине представлен в приложении № 1 к рабочей программе.

7. Литература

Основная литература

1. Таненбаум Э. С. Архитектура компьютера / Э. Таненбаум ; [пер. с англ. Ю. Гороховский, Д. Шинтяков]. - Санкт-Петербург [и др.], 2010. - 843 с. : ил. + 1 CD-ROM.. - Парал. тит. л. англ..

Дополнительная литература

1. Гук М. Ю. Аппаратные средства IBM PC : энциклопедия : [наиболее полное и подробное руководство] / Михаил Гук. - СПб., 2006. - 1072 с. : ил.

2. Юров В. И. Assembler : [учебник] / В. И. Юров. - СПб. [и др.], 2008. - 636 с. : ил., табл.

3. Таненбаум Э. С. Компьютерные сети : [пер. с англ.] / Э. Таненбаум. - СПб. [и др.], 2007. - 991 с. : ил.

4. Колесниченко О. В. Аппаратные средства PC : [наиболее полное руководство] / Олег Колесниченко, Игорь Шишигин, Валентин Соломенчук. - СПб., 2010. - XVI, 782 с. : ил., табл.

5. Бройдо В. Л. Архитектура ЭВМ и систем : учебник для вузов по специальности "Информационные системы" / В. Л. Бройдо, О. П. Ильина. - СПб. [и др.], 2006. - 717 с. : ил.. - Издательская программа 300 лучших учебников для высшей школы в честь 300-летия Санкт-Петербурга.

Интернет-ресурсы

1. ЭБС НГТУ : <http://elibrary.nstu.ru/>

2. ЭБС «Издательство Лань» : <https://e.lanbook.com/>

3. ЭБС IPRbooks : <http://www.iprbookshop.ru/>

4. ЭБС "Znaniy.com" : <http://znaniy.com/>

5. :

8. Методическое и программное обеспечение

8.1 Методическое обеспечение

1. Архитектура и функционирование компьютера : методическое руководство по выполнению лабораторного практикума по курсу "Архитектура компьютеров" для 2 курса АВТФ направлений: 200100 - "Приборостроение"; 201000 - "Биотехнические системы и технологии"; 230400 - "Информационные системы и технологии" / Новосиб. гос. техн. ун-т ; [сост. Г. Г. Матушкин]. - Новосибирск, 2011. - 66, [1] с. : табл.

2. Матушкин Г. Г. Архитектура компьютера [Электронный ресурс] : учебное пособие / Г. Г. Матушкин ; Новосиб. гос. техн. ун-т. - Новосибирск, [2014]. - Режим доступа: http://elibrary.nstu.ru/source?bib_id=vtls000199366. - Загл. с экрана.

8.2 Специализированное программное обеспечение

1 Microsoft Office

2 Microsoft Windows

9. Материально-техническое обеспечение

Компьютерный класс

№	Наименование	Назначение
1	Презентационное оборудование (мультимедиа-проектор, экран, компьютер для управления)	Лекционные занятия

2	Компьютерный класс (Компьютеры объединены в локальную сеть с выходом в Internet)	Лабораторные занятия
---	---	----------------------

Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Новосибирский государственный технический университет»

Кафедра автоматики
Кафедра систем сбора и обработки данных

“УТВЕРЖДАЮ”
ДЕКАН АВТФ
к.т.н., доцент И.Л. Рева
“ ” _____ Г.

ФОНД ОЦЕНОЧНЫХ СРЕДСТВ

УЧЕБНОЙ ДИСЦИПЛИНЫ

Архитектура вычислительных систем

Образовательная программа: 12.03.04 Биотехнические системы и технологии, профиль:
Биотехнические и робототехнические системы

1. Обобщенная структура фонда оценочных средств учебной дисциплины

Обобщенная структура фонда оценочных средств по дисциплине **Архитектура вычислительных систем** приведена в Таблице.

Таблица

Формируемые компетенции	Показатели сформированности компетенций (знания, умения, навыки)	Темы	Этапы оценки компетенций	
			Мероприятия текущего контроля (курсовой проект, РГЗ(Р) и др.)	Промежуточная аттестация (экзамен, зачет)
ПК.4/ПТ готовность внедрять результаты разработок в производство биомедицинской и экологической техники	з5. знать принципы построения измерительных приборов и систем с микропроцессорным управлением	Изучение организации в компьютерах системы ввода/вывода и получение навыков программирования на языке Ассемблера. Изучение организации и функционирования CPU базового процессора семейства iX86. Изучение организации системы прерывания компьютеров, а также получение навыков получения следа трассировки и создания макросов при отладке программ. Ознакомление с работой отладчика AFDPro и изучение форм представления информации в компьютерах. 1. Виды запросов прерываний в компьютерах. 1. Классификация и основные характеристики запоминающих устройств компьютера. 1. Конструктив ATX PC 1. Краткая история развития компьютерной техники и оценка производительности компьютеров. 1. Операции с целыми числами. 1. Особенности организации ввода/вывода информации. 1. Представление в компьютерах числовой информации. 1. Регистровая организация CPU. 2. Архитектура современных системных плат. 2. Обобщенная структурная схема компьютеров и их классификация. 2. Операции с вещественными числами. 2. Особенности организации оперативной памяти современных компьютеров. 2. Представление в компьютерах символьной информации. 2. Системы прерываний современных компьютеров. 2. Типовые устройства ввода/вывода информации в компьютерах. 2. Функционирование CPU. 3.	Контрольные работы	Зачет, вопросы 1-20

		Представление в компьютерах звуковой информации. 3. Системный модуль ROM BIOS. 4. Представление в компьютерах визуальной информации.		
ПК.5/ПТ способность выполнять работы по технологической подготовке производства приборов, изделий и устройств медицинского и экологического назначения	з2. знать элементную базу электротехники, электроники и микропроцессорной техники, направление ее совершенствования и развития	Ознакомление с работой отладчика AFDPro и изучение форм представления информации в компьютерах. 1. Классификация и основные характеристики запоминающих устройств компьютера. 1. Комбинационные элементы и узлы. 2. Элементы и узлы с памятью.	Контрольные работы	Зачет, вопросы 21-36

2. Методика оценки этапов формирования компетенций в рамках дисциплины.

Промежуточная аттестация по дисциплине проводится в 4 семестре - в форме дифференцированного зачета, который направлен на оценку сформированности компетенций ПК.4/ПТ, ПК.5/ПТ.

Зачет проводится в письменной форме, по билетам. Варианты билетов составляются из вопросов, приведенных в паспорте зачета, позволяющих оценить показатели сформированности соответствующих компетенций

Кроме того, сформированность компетенций проверяется при проведении мероприятий текущего контроля, указанных в таблице раздела 1.

В 4 семестре обязательным этапом текущей аттестации является контрольная работа. Требования к выполнению контрольной работы, состав и правила оценки сформулированы в паспорте контрольной работы.

Общие правила выставления оценки по дисциплине определяются балльно-рейтинговой системой, приведенной в рабочей программе учебной дисциплины.

На основании приведенных далее критериев можно сделать общий вывод о сформированности компетенций ПК.4/ПТ, ПК.5/ПТ, за которые отвечает дисциплина, на разных уровнях.

Общая характеристика уровней освоения компетенций.

Ниже порогового. Уровень выполнения работ не отвечает большинству основных требований, теоретическое содержание курса освоено частично, пробелы могут носить существенный характер, необходимые практические навыки работы с освоенным материалом сформированы не достаточно, большинство предусмотренных программой обучения учебных заданий не выполнены или выполнены с существенными ошибками.

Пороговый. Уровень выполнения работ отвечает большинству основных требований, теоретическое содержание курса освоено частично, но пробелы не носят существенного характера, необходимые практические навыки работы с освоенным материалом в основном сформированы, большинство предусмотренных программой обучения учебных заданий выполнено, некоторые виды заданий выполнены с ошибками.

Базовый. Уровень выполнения работ отвечает всем основным требованиям, теоретическое содержание курса освоено полностью, без пробелов, некоторые практические навыки работы с освоенным материалом сформированы недостаточно, все предусмотренные программой обучения учебные задания выполнены, качество выполнения ни одного из них не оценено минимальным числом баллов, некоторые из выполненных заданий, возможно, содержат ошибки.

Продвинутый. Уровень выполнения работ отвечает всем требованиям, теоретическое содержание курса освоено полностью, без пробелов, необходимые практические навыки работы с освоенным материалом сформированы, все предусмотренные программой обучения учебные задания выполнены, качество их выполнения оценено числом баллов, близким к максимальному.

Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Новосибирский государственный технический университет»
Кафедра автоматики
Кафедра систем сбора и обработки данных

Паспорт зачета

по дисциплине «Архитектура вычислительных систем», 4 семестр

1. Методика оценки

Зачет проводится в устной форме, по билетам. Билет формируется по следующему правилу: первый вопрос выбирается из диапазона вопросов 1-18, второй вопрос из диапазона вопросов 19-36 (список вопросов приведен ниже). В ходе экзамена преподаватель вправе задавать студенту дополнительные вопросы из общего перечня (п. 4).

Форма билета для зачета

НОВОСИБИРСКИЙ ГОСУДАРСТВЕННЫЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ
Факультет АВТФ

Билет № _____

к зачету по дисциплине «Архитектура вычислительных систем»

1. Каковы основные вехи в истории развития компьютеров?
2. Какого типа системы прерывания используются в современных компьютерах?

Утверждаю: зав. кафедрой _____ должность, ФИО
(подпись) (дата)

2. Критерии оценки

- Задание считается выполненным на **пороговом** уровне, если студент дает определение основных понятий, может показать причинно-следственные связи явлений, оценка составляет 10 - 13 балла.
- Задание считается выполненным на **базовом** уровне, если студент формулирует основные понятия, законы, дает характеристику процессов, явлений, проводит анализ причин, условий, может представить качественные характеристики процессов, оценка составляет 14 – 17 баллов.

- Задание считается выполненным на **продвинутом** уровне, если студент проводит сравнительный анализ подходов, проводит комплексный анализ, выявляет проблемы, предлагает механизмы решения, способен представить количественные характеристики определенных процессов, приводит конкретные примеры из практики, оценка составляет 18 - 20 баллов.

3. Шкала оценки

Зачет считается сданным, если сумма баллов по всем заданиям билета оставляет не менее 10 баллов (из 20 возможных).

В общей оценке по дисциплине баллы за зачет учитываются в соответствии с правилами балльно-рейтинговой системы, приведенными в рабочей программе дисциплины.

4. Вопросы к зачету по дисциплине «Архитектура вычислительных систем»

1. Каковы основные вехи в истории развития компьютеров?
2. На какие основные классы можно разбить все современные компьютеры?
3. Каковы различия основных архитектур современных компьютеров?
4. Из каких основных блоков состоит современный компьютер?
5. Какие типы запоминающих устройств по характеру запоминания информации используются в современных компьютерах?
6. Из каких функционально обособленных частей состоит обобщенная память современного компьютера?
7. Что понимается под системными ресурсами компьютера и каково их назначение?
8. Какие основные типы процессоров используются в современных компьютерах?
9. Какова структура и назначение шинной организации современных компьютеров?
10. Что понимается под мультимедийным оборудованием современного компьютера?
11. Каков состав элементной базы компьютеров?
12. Что понимается под сегментированием памяти и как оно используется в современных компьютерах?
13. Что понимается под регистрами общего назначения процессоров семейства X86 и их клонов, и в чем заключается специфика каждого из этих регистров?
14. Каково назначение регистра флагов процессоров семейства X86 и их клонов, и в чем заключается специфика использования его отдельных битов?
15. Как распределено адресное пространство в современных компьютерах IBM PC.
16. Какие способы адресации информации используются в компьютерах?
17. Как формируются адреса команд и данных в процессорах семейства X86?
18. Что понимается под мультиплексированием адресов и данных, и с какой целью оно используется?
19. Каково назначение очереди команд и где она реализуется?
20. Что понимается под прерыванием программ, и каковы основные характеристики процесса прерывания?
21. Какого типа системы прерывания используются в современных компьютерах?
22. Из каких конструктивных типовых блоков состоит современный персональный компьютер?
23. Какие основные элементы и узлы располагаются на системной плате персонального компьютера, их назначение?
24. Какова структура программы, написанной на языке ассемблера?
25. Как используются в компьютерах прямые, обратные и дополнительные коды чисел?
26. Каковы форматы представления чисел в современных компьютерах?
27. В чем смысл введения смещенных порядков в представлениях чисел в формате с плавающей запятой, и какого типа смещения используются в современных компьютерах?

28. Как представляется в современных компьютерах алфавитно-цифровая информация.
29. Каковы особенности осуществления в компьютерах арифметических операций с целыми числами без знака и со знаком?
30. Каковы особенности осуществления в компьютерах арифметических операций с вещественными числами?
31. Какие основные принципы ввода/вывода информации используются в компьютерах? 32. Какие типы устройств ввода/вывода используются в современных компьютерах?
33. Какие типы внешних запоминающих устройств используются в современных компьютерах?
34. Чем Гарвардская архитектура компьютера отличается от Принстонской?
35. В чем смысл конвейеризации выполнения команд в компьютерах?
36. Каковы различия между многомашинными и многопроцессорными вычислительными системами?

Паспорт контрольной работы

по дисциплине «Архитектура вычислительных систем», 4 семестр

1. Методика оценки

Контрольная работа проводится по темам:

- Классификация и структура современных компьютеров
- Способы представления информации в компьютерах
- Организация электронной памяти и способы её адресации
- Организация в компьютерах ввода/вывода информации
- Реализация основных операций компьютерной арифметики

Включает 5 заданий. Выполняется письменно.

2. Критерии оценки

Каждое задание контрольной работы оценивается в соответствии с приведенными ниже критериями.

Контрольная работа считается **невыполненной**, если меньше половины заданий не выполнено. Оценка составляет 0-19 баллов.

Работа выполнена на **пороговом** уровне, если больше половины заданий выполнена полностью или даны ответы на основные принципиальные вопросы. Оценка составляет 20 - 27 баллов.

Работа выполнена на **базовом** уровне, если больше чем на 70% вопросов даны исчерпывающие ответы. Оценка составляет 28 – 35 баллов.

Работа считается выполненной на **продвинутом** уровне, если больше чем на 80% ответов даны исчерпывающие ответы, задачи решены в отведенный срок и работают правильно, а также студент предложил несколько вариантов решения задачи. Оценка составляет 36 - 40 баллов.

3. Шкала оценки

В общей оценке по дисциплине баллы за контрольную работу учитываются в соответствии с правилами балльно-рейтинговой системы, приведенными в рабочей программе дисциплины.

4. Пример варианта контрольной работы

Тема 1: Классификация и структура современных компьютеров.

(Варианты заданий)

1. Изобразите и кратко охарактеризуйте обобщенную структурную схему современного компьютера.
2. Перечислите основные составляющие электронной памяти современного компьютера и охарактеризуйте их функциональное назначение в системе.
3. Перечислите возможный состав периферийных устройств современных компьютеров и их

назначение.

4. В чем заключаются трудности оценки производительности современных компьютеров и как практически осуществляется их сравнение по этому критерию?
5. Какие в настоящее время существуют единицы оценки производительности компьютеров и в чем заключаются их особенности?
6. Приведите классификацию современных компьютеров и дайте краткую характеристику их особенностей.
7. Опишите элементарные логические устройства, которые лежат в основе конструирования комбинационных схем в компьютерах.
8. Опишите элементарные устройства, которые лежат в основе конструирования узлов компьютера с запоминанием информации.
9. Опишите, из каких элементов памяти состоят микроэлектронные запоминающие устройства компьютера?
10. Приведите основные характеристики, присущие микроэлектронным запоминающим устройствам компьютера.
11. Перечислите и охарактеризуйте микроэлектронные запоминающие устройства компьютеров с постоянным и долговременным хранением информации.
12. Перечислите и охарактеризуйте микроэлектронные запоминающие устройства компьютеров с оперативным хранением информации.

Тема 2: Способы представления информации в компьютерах.

(Варианты заданий)

1. Опишите, как в компьютерах представляются целые двоичные и двоично-десятичные числа без знака и со знаком.
2. Опишите, как в компьютерах представляются вещественные числа.
3. Опишите, как в компьютерах представляется символьная (алфавитно-цифровая) информация.
4. Опишите, как в компьютерах представляется звуковая информация.
5. Изложите основные критерии качественного преобразования звуковой информации в цифровую.
6. Изложите основные требования для качественного изображения на экране монитора компьютера.
7. Опишите требования, предъявляемые к современным кодовым таблицам.
8. Опишите, как в компьютерах представляется визуальная информация.

Тема 3: Организация электронной памяти и способы её адресации.

(Варианты заданий)

1. Приведите классификацию микроэлектронных запоминающих устройств используемых в компьютерной технике.
2. Опишите, какие устройства составляют память современного компьютера?
3. Изложите схему адресации запоминающих ячеек в микросхеме оперативной динамической памяти и поясните понятия ширины шины данных, глубины памяти, и банка памяти.
4. Изложите, что понимается под латентностью запоминающего устройства и чем она

характеризуется?

5. Опишите существующие разновидности синхронных оперативных запоминающих устройств, и их основные характеристики.
6. Приведите типовое распределение адресного пространства основной электронной памяти современных компьютеров.
7. Изложите способы адресации информации в основной памяти современных компьютеров?
8. Изложите функции памяти ROM BIOS.
9. Изложите, чем принципиально отличается адресация информации в компьютерах на процессорах Intel от адресации информации в компьютерах на процессорах Motorola?
10. _____ Как конструктивно располагаются отдельные составляющие общей памяти в персональном компьютере?

Тема 4: Организация в компьютерах ввода/вывода информации.

(Варианты заданий)

1. Специфика обмена информацией процессора с устройствами ввода/вывода.
2. Поясните принцип организации обмена информацией между процессором и периферийными устройствами путем программируемого ввода/вывода с активным ожиданием.
3. Преимущества и недостатки организации программируемого ввода/вывода с активным ожиданием.
4. Поясните принцип организации программируемого ввода/вывода с использованием цепочечных команд.
5. Поясните принцип организации ввода/вывода информации в компьютер по прерываниям.
6. Преимущества и недостатки организации ввода/вывода по прерываниям.
7. Принцип организации прямого доступа к памяти и его предпочтительное использование.
8. Преимущества и недостатки организации ввода/вывода информации путем прямого доступа к памяти.
9. Функции контроллера прямого доступа к памяти при организации ввода/вывода информации?
10. Как организуется ввод/вывод в компьютерах звуковой информации?

Тема 5: Реализация основных операций компьютерной арифметики.

Вариант 1.

а) операции с целыми двоичными числами:

- без знака: $A = 11011011B$; $C = 10010101B$; $A + C = ?$

- со знаком: $A = 00101011B$; $C = 11011101B$; $A - C = ?$

б) операция с вещественными числами, представленными со смещенным порядком с положительным нулем:

$A = +156,75$; $C = +285,625$; $A - C = ?$

Вариант 2.

а) операции с целыми двоичными числами:

- без знака: $A = 10111010B$; $C = 11000101B$; $A - C = ?$

- со знаком: $A=11101011B$; $C=11110101B$; $A+C=?$

б) операция с вещественными числами, представленными со смещенным порядком с отрицательным нулем:

$A=+78,0625$; $C=-59,75$; $A-C=?$

Вариант 3.

а) операция с целыми двоично-десятичными числами без знака:

$A=01100100BCD$; $C=00100111BCD$; $A-C=?$

б) операция с вещественными числами, представленными со смещенным порядком с отрицательным нулем:

$A=+65,25$; $C=-60,0625$; $A+C=?$

Вариант 4.

а) операции с целыми двоичными числами:

- без знака: $A=11011111B$; $C=11100101B$; $A-C=?$

- со знаком: $A=01011101B$; $C=10011001B$; $A-C=?$

б) операция с вещественными числами, представленными со смещенным порядком с отрицательным нулем:

$A=-79,1875$; $C=+21,0625$; $A-C=?$

Вариант 5.

а) операция с целыми двоично-десятичными числами без знака:

$A=10010111BCD$; $C=01101000BCD$; $A-C=?$

б) операция с вещественными числами, представленными со смещенным порядком с отрицательным нулем:

$A=+0,484375$; $C=-0,109375$; $A-C=?$

Вариант 6.

а) операции с целыми двоичными числами:

- без знака: $A=10111101B$; $C=01100101B$; $A-C=?$

- со знаком: $A=00100011B$; $C=11011000B$; $A-C=?$

б) операция с вещественными числами, представленными со смещенным порядком с положительным нулем:

$A=-0,375$; $C=-34,125$; $A-C=?$

Вариант 7

а) операция с целыми двоично-десятичными числами без знака:

$A=10001001BCD$; $C=01111000BCD$; $A+C=?$

б) операция с вещественными числами, представленными со смещенным порядком с положительным нулем:

$A=+0,484375$; $C=\square 0,109375$; $A-C=?$

Вариант 8

а) Изложите обобщенный алгоритм операций умножения и деления в компьютере целых чисел.

б) Изложите обобщённый алгоритм осуществления в компьютерах операций сложения и вычитания вещественных чисел.

в) Изложите обобщенный алгоритм операций умножения и деления в компьютере вещественных чисел.

Пример алгоритма реализации в компьютерах вычитания
вещественных чисел

Пусть заданы два числа А и С. Необходимо осуществить операцию А-С.

$A = +78,0625;$ $C = -59,75;$ $A - C = ?$

1. _____ Представим заданные числа в двоичной системе счисления:

$A = +1001110,0001B;$ $C = -111011,11B;$

2. _____ Представим полученные числа в
полулогарифмической форме:

$A = +2+6 \times 1,0011100001;$ $C = -2+5 \times 1,1101111;$

_____ 3. Представление чисел в памяти компьютера задано в формате коротких вещественных чисел, т.е. с 8-разрядными порядками в смещенной форме с отрицательным нулем, следовательно, смещение равно – 01111111. Тогда:

а) смещенный порядок числа А равен: $01111111 + 110 = 10000101;$

б) смещенный порядок числа С равен: $01111111 + 101 = 10000100;$

_____ 4. Следовательно, представление в памяти компьютера заданных чисел имеют следующие форматы, учитывая старший, скрытый разряд мантииссы:

При передачи этих чисел в сопроцессор для осуществление непосредственно операции вычитания этих чисел, во-первых, появляются скрытые старшие разряды мантиисс чисел (и, следовательно, порядок чисел увеличивается на единицу, он становится равным 7). А во вторых, операции осуществляются уже в 80-битном формате временных вещественных чисел с 15-тью разрядами порядка и, таким образом, форматы чисел будут иметь вид:

	79	63
0		
	78	64
A=>	0100000000000110100111000010	-----0
C=>	110000000000010111011110000	----- 0

Для возможности осуществления операции вычитания необходимо иметь равные порядки чисел. Поэтому следующей операцией будет операция выравнивания порядков по порядку большего числа. Следовательно, порядок числа С должен быть уравнен с порядком числа А, то есть увеличен на 1. Но чтобы при этом число не изменило своего значения, мантиисса числа С должна быть сдвинута на один разряд вправо. Таким образом формат мантииссы числа С со знаковым разрядом приобретает вид:

C=> 1011101111000 ----- 0

Мантииссы вещественных чисел в памяти хранятся в прямых кодах. Однако для того, чтобы мантиисса числа С могла принять участие в операции как целое число со знаком, оно должно быть представлено в дополнительном коде. Дополнительный код мантииссы числа С

получается как его обратный код сложенный с единицей в младшем разряде (естественно берется прямой код числа С без знакового разряда). При этом формат числа С без знакового разряда приобретает вид:

Смдоп=> 10001000100 ----- 0

А со знаковым разрядом вид:

Смдоп=> 110001000100 -----0

Для осуществления операции А— С необходимо число А сложить с обратным кодом числа С, учитывая теперь и знаковый разряд. Обратный код числа С вместе со знаковым разрядом будет иметь вид:

Сдоп=> 00111011110 ----- 0

Эта операция сложения выглядит следующим образом:

А => 010011100001---0 → прямой код мантиисы числа А со знаком.

Сдоп=> 001110111100---0 → дополнительный код мантиисы числа со знаком.

А—С => 100010011101

Поскольку имел место перенос в знаковый разряд, а из знакового его не было, делаем вывод, что имеет место переполнение разрядной сетки результата. Для корректировки результата сдвигаем его на один разряд вправо, увеличивая, при этом, для сохранения значения результата, на единицу и его порядок. Таким образом, порядок результата становится равным 8, а результат:

А—С => 0100010011101----0, где 0 старшего, знакового разряда говорит о том, что результат является положительным числом. Следовательно, формат результата, полученного в АЛУ сопроцессора, будет иметь вид:

	78	63
	79	64
0		

А—С => 01000000000001111000100111010 -----0

Этот результат передается процессору, а затем сохраняется в памяти в формате 32-разрядного короткого вещественного со скрытым старшим разрядом мантиисы. Поскольку результат у нас получился положительным, мантииса передается в память в прямом коде. Таким образом, формат результата, передаваемого в память, будет иметь вид:

Проведем проверку результата. Полученный результат в полулогарифмическом представлении равен:

А-С=> +2+8×1,00010011101= +10001001,1101В = +137,8125

С другой стороны, операция, произведенная непосредственно в десятичных кодах дает: А-С= +78,0625 – (- 59, 75) = +137,8125